PRÁCTICA P3

PROGRAMA DE SIMULACIÓN MICROCAP Análisis nodal de circuitos, teorema de superposición (2)

1 OBJETIVOS.

Con la realización de esta práctica se pretende que el alumno conozca el funcionamiento básico de un programa de análisis y simulación de circuitos de ordenador. En la práctica se simularan algunos circuitos de los resultos en clase, comparando los resultados obtenidos. En concreto se obtendrán tensiones, intensidades, así como potencias.

2 MATERIAL A UTILIZAR

- Programa de simulación MicroCap 9 (versión-Evaluation) (<u>www.spectrum-soft.com</u>)
 - (Nota.- Las versiones del software están en continua modificación, pero estas modificaciones no implican un cambio sustancial en la forma de trabajar sobre el mismo)
- Apuntes de clase y los datos obtenido en el laboratorio.

EJERCICIO 1.

3.1. EJERCICIO 1.

El circuito a resolver es el de la figura 1. Los valores de los elementos del circuito se muestran en la figura 1.



INTRODUCCIÓN DE DATOS

Para introducir este circuito en el programa de simulación deben seguirse los siguientes pasos.

Seleccionar el elemento "fuente de tensión o batería" (ver figura 2). A continuación deben modelarse la batería o fuente de tensión (E₁= 6 V). Para ver los valores a introducir debe tenerse en cuenta las características del modelo de esta fuente en MicroCap. En concreto para modelar la batería se debe incluir el valor de tensión que tenemos, y si se modela la fuente de tensión, debe introducirse DC 6. El significado de cada valor puede obtenerse de la ayuda sobre la fuente de intensidad (ver figuras 2,3,4 y 5).



Figura 3

Battery:Battery 🛛 🔀
Name VALUE Show 6 Show Change
🔽 Pin Markers 🗖 Pin Names 🔲 Pin Numbers 🔽 Current 🔽 Power 🔽 Condition Color
PART=V1 VALUE=6 PACKAGE= CDST= POWER=
<u>QK</u> <u>Cancel Font</u> <u>Add Delete Help</u>
New Syntax Plot Expand Help Bar Browse
Description: Package type for PCB netlists. Click on the arrow in the VALUE field for a list of packages. Syntax: [Package Type] Example: DIP16
Figura 4

Voltage Source:Voltage Source	×
Value VALUE Show DC 6	ow Change
Pin Markers Pin Names Pin Numbers V Current V Power V Cond	ition Color
PART=V2 VALUE=DC 6 PACKAGE= COST= POWER=	agevs. Time 🔽
OK Cancel Font Add Delete Help	
Nev Syntax Plot Expand Help Bar Browse	
None Pulse Sin Exp PwL SFFM Noise Gaussian Define Default Setting DC 6 AC magnitude AC Phase AC Phase	gs Save Settings
Figura 5	

Antes de seguir, indicar que cuando tengamos dudas con respecto a la sintaxis o de cualquier índole, podemos entrar en la ayuda "Help", o bien dar a la tecla F1. Se nos abriría una ventana como la mostrada en la figura 6. Los dispositivos con los que trabajamos son denominados "Analog Devic Models", dentro de la carpeta "Topics Contents". La ventana que tendríamos se muestra en la figura 7.

Temas de Ayuda: Micro-Cap 8 Help	? ×
Contenido Indice Buscar	
Haga clic en un Tema y después en presentar, o en otra ficha, p.ej. Índice.	
Nalysis Contents	<u> </u>
🔷 😻 Design Contents	
Search Se	
🧶 Menu Contents	
FAQ Contents	
Via Topics Contents	
Command Statements	
3D Plotting	
Analog Device Models	
Animation	
Digital Device Models	
2 Digital Simulation	
	-
Cerrar Imprimir	Cancelar

Figura 6

Analog Device Models							
Passive components	Active devices	Waveform sources					
Capacitor	DNMOS	<u>Battery</u>					
Diode	DPMOS	<u>Fixed Analog</u>					
Inductor	<u>GaAsFET</u>	Current Source (Spice)					
K	NJFET	ISource					
Resistor	NMOS	Pulse source					
TLine	NPN	Sine source					
<u>Transformer</u>	NPN4	<u>User source</u>					
	<u>Opamp</u>	<u>Voltage Source (Spice)</u>					
Laplace sources	PJFET						
LFlofl	PMOS	Dependent sources					
<u>LFlof</u> √	PNP	<u>EVofV</u>					
<u>LFVofl</u>	PNP4	<u>Flofl</u>					
<u>LFVofV</u>		<u>GlofV</u>					
LTIofl		<u>HVofl</u>					
<u>LTIof</u> √	Function sources	<u>lofl</u>					
<u>LTVofl</u>	<u>NFI</u>	<u>lof∨</u>					
<u>LTVofV</u>	NEV	<u>∨ofl</u>					
	<u>NTIofl</u>	<u>∨of∨</u>					
Macros & Subckts	<u>NTlof</u> √						
Macro	<u>NT√ofl</u>	Connectors					
<u>Subckt</u>	<u>NTVofV</u>	<u>Jumper</u>					
		Ground					
-	Figura 7						

• A continuación deben colocarse el resto de los elementos pasivos, bien a través de los menús como el caso de la fuente anterior o a través de los iconos (Figura 8). Para obtener ayuda sobre estos elementos se procede de igual forma que el caso anterior. En la tabla 1, aparecen los prefijos admitidos por MicroCap en la definición de los elementos.

F	Femto	1E-15
Р	Pico	1E-12
Ν	Nano	1E-9
U	Micro	1E-6
М	Mili	1E-3
Κ	Kilo	1E+3
MEG	Mega	1E+6
G	Giga	1E+9
Т	Tera	1E+12
T 11 4 D	C** 1 *.* 1	

Tabla 1. Prefijos admitidos por microCap

• Una vez definidos todos los elementos, debe procederse a unir los elementos de forma que queden conectados como el circuito de la figura 8 –se marca los iconos que efectúan dicho paso- Una vez representado nuestro circuito, se hace necesario calcular aquello que necesitamos, y tendremos que indicárselo a nuestro software.



SIMULACIÓN

Para iniciar la simulación y obtener gráficas sobre las intensidades deseadas, debe ejecutarse sobre el menú $Analysis \rightarrow Transient$ (ver figura 9).



Figura 9

Los datos más importantes son el tiempo de simulación(Time Range), el paso temporal (Maximum time step) y seleccionar autoescalado (Auto scale ranges). A continuación, pueden seleccionarse las gráficas deseadas. Los datos más importantes son el número de gráficas (Columna P) y la variable del circuito a representar (a colocar en la columna *YExpression*, ver figura 10)

	Transient An	alysis Lin	nits								
	Run	Add	Delete	Expand	Stepp	ing	Properties	. Help			
\langle	Time Range Maximum Time 9	itep	1			State	Options Variables	Normal Zero	•		
	Number of Peint: Temperature	inear 🔻	51			☑ (□ ()perating Poin	nt nt Bedu			
	Retrace Runs		1				uto Scale Ra	inges)		
		P	X Expressi	on		~	Y Expressi	ion		XRange	
		1 T			Expand					Auto	Auto
		1 T			Variables	Þ	Analysis Va	riables 🕨		Auto	Auto
					Constants Symbolics	+	Global Setti Node Volta	ings 🕨 ges 🕨			Í
					Functions	•	Device Volt	ages 🕨 🕨	$\forall (\forall 1)$	1	
					Operators	•	Device Curi	rents 🕨 🕨	V(R1)		
				_	Curve	<u> </u>	Device Ene	rgy 🕨	V(R2)		
							Device Pow Resistance	/er	V(R3) V(P4)		
							- Resistance.	· ·	V(R5)		
									V(R6)		
									V(V2)		

Consejo:

Figura 10

Para obtener de forma directa el valor (cuando trabajemos en alterna)

- a) Eficaz \rightarrow RMS, por ejemplo, RMS (V(R2))
- b) Valor medio \rightarrow AVG, por ejemplo AVG(PD(R1))

3.2. EJERCICIO **2.**

El circuito a resolver es el de la figura 11. Los valores de los elementos del circuito se muestran en dicha figura. Este circuito forma parte de la práctica del laboratorio #2, en la cual se pretende estudiar el teorema de superposición.



Los pasos a realizar son exactamente los mismos que en el caso del ejercicio 1. La diferencia fundamental en este caso, radica en la presencia de la fuente senoidal, y de otros elementos pasivos distintos de la resistencia.

Con respecto al modelado de la fuente de tensión (ver figura 12). Partimos de una función senoidal de amplitud 2: √2, frecuencia 1000 y desfase 0°. Para ver los valores a introducir debe tenerse en cuenta las características del modelo de esta fuente en MicroCap. En concreto para modelar la fuente del circuito debe introducirse SIN 0 2.8284 1000 0 0 0 –cuando el desfase es nulo, no se hace necesario los últimos tres ceros-. El significado de cada valor puede obtenerse de la ayuda, marcando previamente la fuente de tensión (ver figuras 12, 13, 14 y 15)



Figura 13

Voltage Source:Voltage Source	×
Value	Show Change
Display Pin Markers Pin Names Pin Numbers V Current V Power V	Condition Color
PART=V3 VALUE=sin 0 2.828 1000 PACKAGE= COST= POWER=	Voltage vs. Time 💌
OK Cancel Font Add Delete Help	
New Syntax Plot Expand Help Bar Browse	

Figura 14

1	🤣 Micro-C	ap 8 Help)									
Г -	Archivo E	dición Ma	rcador Op	ciones Ay	uda							
1	<u>C</u> ontenido	Ín <u>d</u> ice	<u>B</u> uscar	Aţrás	<u>I</u> mprimir	<u> <</u> <	≥>					
Ę	SIN t	уре										
	Name voorio vaoria f0 td df ph * TSTOP The wave <u>From</u> td	Descrip Offset v Peak a Frequer Delay Dampin Phase is the ru form valu	ption ralue mplitude ncy ng factor n time. n time. ue generat ve vo vo+va*sir	Units V or A V or A Hz sec. 1/sec. degrees ed by the n(2*PI*(10*)	Defau none 1/TST 0 0 SIN optio	It ⊃P* n is as fol ⊦ph/360))*	lows (repr řexp(-(TIM	esented as E-td)*df)	s a voltage	e source):		
	Time is the time of the analysis. This waveform is for transient analysis only. AC analysis uses the value of the AC magval and AC phaseval to set the amplitude and phase of the small signal stimulus.											

Figura 15

3.3. EJERCICIO 3.

A continuación debe resolverse el ejercicio de la figura 16, donde los valores de los diversos componentes pueden encontrarse en la tabla 2.





\overline{E}_1	=	20∠0° V
\bar{I}_2	=	(8 – j6) A
$X(L_1)$	=	5 Ω
R_1	=	2 Ω
$R_2 = R_3$	=	1 Ω
$X(L_2)$	=	2 Ω
$X(C_1)$	=	-2 Ω
ω	=	$2 \cdot \pi \cdot 50 \text{ rad/s}$
	T 11	•

Tabla 2

Puntualización sobre la simulación del teorema de Thévenin:

Se recuerda, que para definir el *equivalente Thévenin*, hay que definir de alguna manera los dos terminales que definen el circuito, sobre el cual hay que realizar el equivalente.

a) Una forma podría ser dejar los terminales al aire, y calcular la tensión de vacío que hay entre los dos terminales, teniendo el cuenta la definición que haga el software de los dos terminales,

b) y la *otra opción, sería* colocar entre dichos terminales una resistencia de un gran valor óhmico –calculando la caída de tensión en dicha resistencia, estamos definiendo un valor muy equivalente al obtenido de forma analítica cuando calculamos la tensión Thévenin.-

En la simulación lo que calcularemos será el valor eficaz -sin argumento-, de nuestra magnitud.