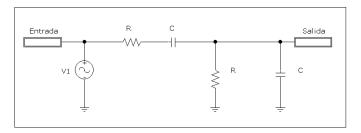
Universidad Politécnica de Cartagena. Departamento de Tecnología Electrónica

Electrónica Analógica (GB5). 7/12/99. Duración: **3.5h**

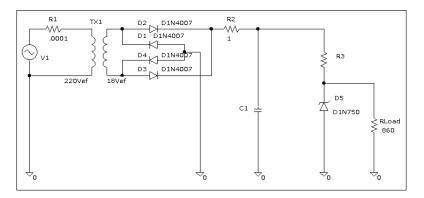
Calificación:	
---------------	--

Apellidos	Nombre
-----------	--------

- **1.-** Filtro pasivo paso-alto. Disposición, ecuaciones de diseño, diagrama de Bode en amplitud y fase, consideraciones constructivas y de selección de componentes. (0.75p)
- 2.- Triplicadores de tensión. Disposición, funcionamiento, consideraciones de funcionamiento. (0.75p)
- 3.- Obtener la ecuación de cálculo de la resistencia limitadora de un circuito de estabilización de tensión mediante diodo zener y carga variable con tensión de entrada constante. (0.75p)
- **4.-** Transistor en configuración puente divisor de tensión. Ecuaciones de cálculo en corriente alterna. Modificaciones para conseguir ganancia-estabilidad de funcionamiento. (0.75p)
- **5.-** Transistores JFET. (2p)
- **6.-** En el circuito de la figura. Calcular los componentes necesarios para obtener una frecuencia de corte central de 5KHz. Calcular el desfase para una señal de entrada de 22KHz. Calcular la atenuación para una señal de entrada de 80KHz. (1.5p)



7.- En el circuito de la figura. Calcular la resistencia R3, el factor de regulación del diodo zener y el condensador C1 para obtener un rizado de 250mV. El diodo zener es de 8.2V. (1.5p)



8.- Para el circuito de la figura, obtener **todos** los datos que considere oportunos para el conocer el funcionamiento en c.c y c.a. del mismo (tensiones, corrientes, recta de carga, etc.). ¿Cómo mejoraría el ancho de banda de respuesta del circuito?. ¿Cómo aumentaría la ganancia del circuito?. (2p)

